PATENT COOPERATION TREAT'

To:

From the I	NTERNATIONA	AL BUREAU
TIOM ME		IL DOILLIA

PCT

NOTIFICATION OF ELECTION

(PCT Rule 61.2)

Commissioner
US Department of Commerce
United States Patent and Trademark
Office, PCT
2011 South Clark Place Room
CP2/5C24
Arlington, VA 22202

Date of mailing: 29 March 2001 (29.03.01)	in its capacity as elected Office		
International application No.: PCT/JP00/06494	Applicant's or agent's file reference: NEC00P251-Tw		
International filing date: 22 September 2000 (22.09.00)	Priority date: 24 September 1999 (24.09.99)		
Applicant: KAWANABE, Yoshitaka			

1.	The designated Office is hereby notified of its election made:
	X in the demand filed with the International preliminary Examining Authority on:
	22 September 2000 (22.09.00)
	in a notice effecting later election filed with the International Bureau on:
2.	The election X was
	made before the expiration of 19 months from the priority date or, where Rule 32 applies, within the time limit under Rule 32.2(b).

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer:

J. Zahra

Telephone No.: (41-22) 338.83.38

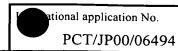
Facsimile No.: (41-22) 740.14.35



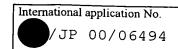


(PCT Article 36 and Rule 70)

Applicant's or agent's file reference						
Applicant's or agent's file reference NEC00P251-TW	FOR FURTHER ACTION	R ACTION SeeNotificationofTransmittalofInternational Prelimina Examination Report (Form PCT/IPEA/416)				
International application No.	International filing date (day/r	• •	Priority date (day/month/year)			
PCT/JP00/06494	22 September 2000 (2	2.09.00)	24 September 1999 (24.09.99)			
International Patent Classification (IPC) or n H04B 1/26, 7/10, H04L 27/22, F						
Applicant	NEC CORPORAT	ION				
This international preliminary exami and is transmitted to the applicant ac	nation report has been prepared cording to Article 36.	by this Intern	ational Preliminary Examining Authority			
2. This REPORT consists of a total of	5 sheets, includir	ng this cover s	heet.			
been amended and are the bas	nied by ANNEXES, i.e., sheets sis for this report and/or sheets of the Administrative Instruction	ontaining rec	ption, claims and/or drawings which have tifications made before this Authority (see CT).			
These annexes consist of a tot	sal of sheets.					
3. This report contains indications relat	ing to the following items:					
I Basis of the report						
II Priority						
III Non-establishment o	f opinion with regard to novelty	, inventive ste	p and industrial applicability			
IV Lack of unity of inve	ention					
V Reasoned statement citations and explana	under Article 35(2) with regard tions supporting such statement	to novelty, inv	entive step or industrial applicability;			
VI Certain documents c	ited					
VII Certain defects in the	international application					
VIII Certain observations	on the international application					
Date of submission of the demand	Date of	completion of	this report			
22 September 2000 (22.0	09.00)	14 1	May 2001 (14.05.2001)			
Name and mailing address of the IPEA/JP Authorized officer						
Facsimile No. Telephone No.						



I.	Basis	of the re	report	
1.	With	regard to	to the elements of the international application:*	
		the inte	ernational application as originally filed	
	$\overline{\boxtimes}$	the desc	scription:	
	_	pages	1-11	, as originally filed
		pages		, filed with the demand
		pages	, filed with the letter of	
	\square	the clair		
		pages		an aninimalla Glad
		pages -	, as amended (together with a	, as originally filed
		pages		, filed with the demand
		pages	4-5,8-9 , filed with the letter of02	May 2001 (02 05 2001)
				(va) 2001 (02.05.2001)
	\bowtie	the drav		
		pages -	1-6	
		pages		
		pages _	, filed with the letter of	
		the sequer	ence listing part of the description:	f
		pages		, as originally filed
		pages _		
		pages -	, filed with the letter of	
	the ii	nternation e elements the lang the lang	guage of a translation furnished for the purposes of international search (under Rule 23.1 guage of publication of the international application (under Rule 48.3(b)). Inguage of the translation furnished for the purposes of international preliminary examinates.	which is: (b)).
3.	With	minary ex	to any nucleotide and/or amino acid sequence disclosed in the international a xamination was carried out on the basis of the sequence listing:	pplication, the international
	님		ned in the international application in written form.	
	H		ogether with the international application in computer readable form.	
	H		ned subsequently to this Authority in written form.	
	H		ned subsequently to this Authority in computer readable form.	
		internati	tatement that the subsequently furnished written sequence listing does not go be ational application as filed has been furnished.	
			atement that the information recorded in computer readable form is identical to the urnished.	written sequence listing has
4.	\boxtimes	The ame	nendments have resulted in the cancellation of:	
		T ti	the description, pages	
			the claims, Nos. 1-3,6-7	
		$\overline{}$	the drawings, sheets/fig	
5.		This repo	port has been established as if (some of) the amendments had not been made, since they the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**	have been considered to go
	ın thi	cement sh is report (0.17).	sheets which have been furnished to the receiving Office in response to an invitation und as "originally filed" and are not annexed to this report since they do not contai	ler Article 14 are referred to n amendments (Rule 70.16
			ent sheet containing such amendments must be referred to under item $\it l$ and annexed to the	nis report.



V.	Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability;
	citations and explanations supporting such statement

Statement			
Novelty (N)	Claims	4-5, 8-9	YES
	Claims		NO
Inventive step (IS)	Claims	4-5, 8-9	YES
	Claims		NO
Industrial applicability (IA)	Claims	4-5, 8-9	YES
	Claims		NO

Citations and explanations

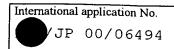
Document 1: JP, 4-88729, A (Tamura Corporation), March 23, 1992 (23.03.92), entire text; Fig. 1 to 5

Document 2: JP, 2-65421, A (Matsushita Electric Industrial Co., Ltd.), March 6, 1990 (06.03.90), entire text; Fig. 1 to 3

Document 3: JP, 1-279639, A (Matsushita Electric Industrial Co., Ltd.), November 9, 1989 (09.11.89), entire text; Fig. 1 and 2

Document 4: JP, 60-148237, A (Fujitsu Ltd.), August 5, 1985 (05.08.85), entire text; Fig. 1 and 2

Documents 1 to 4 disclose a local oscillation signal supply circuit (and method), that is a local oscillation signal supply circuit (and method) used when outputting a transmission signal inputted via receivers each connected to a plurality of antennae, wherein said circuit operates provided with a single standard frequency generating section, which generates a standard oscillation frequency signal and transmits it as a common signal source to the plurality of aforementioned receivers, and a local oscillation signal generating section, which generates a local oscillation signal in each of the aforementioned receivers based on the aforementioned frequency signal supplied from the aforementioned standard frequency



generating section.

Document 5: JP, 3-220803, A (NEC Corp.), September 30,

1991 (30.09.91), entire text; Fig. 1 to 3

Document 6: JP, 2795866, B2 (Toshiba Corp.), June 26,

1998 (26.06.98), entire text; Fig. 1 to 5

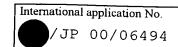
Documents 5 and 6 disclose the feature wherein the transmitted signal outputted from each receiver is inputted into a digital signal processor and the transmission signal is digitally demodulated, etc., and, a circuit (and method) used when converting the frequency of each of the signals received from a plurality of antenna, which distributes the frequency data of the digital signals to each receiver provided with a D/A converter and generates local oscillation signals using the frequency data of the digital signal within each receiver.

Claim 4

The feature wherein "a local oscillation signal having a certain frequency is generated by carrying out orthogonal demodulation of the frequency data inputted from each of a plurality of signal sequences having different frequency data" is neither disclosed nor suggested in any of Documents 1 to 4 cited in the international search report or in Documents 5 and 6 newly cited in this international preliminary examination report.

Claims 5 and 9

The feature wherein "a local oscillation signal having the desired frequency is generated by carrying out the orthogonal demodulation of selectively converted shift data and frequency data" is neither disclosed nor suggested in any of Documents 1 to 4 cited in the



international search report or in Documents 5 and 6 newly cited in this international preliminary examination report.

Claim 8

The feature wherein "a local oscillation signal having the desired frequency is generated by carrying out the orthogonal demodulation of the frequency data inputted from each of a plurality of signal sequences" is neither disclosed nor suggested in any of Documents 1 to 4 cited in the international search report or in Documents 5 and 6 newly cited in this international preliminary examination report.



REC'D 0 1 JUN 2001

WIPO

PCT

PCT 国際予備審査報告

(法第12条、法施行規則第56条)

[PCT36条及びPCT規則70]

出願人又は代理人 の書類記号 NEC00P251-TW	今後の手続きについて		股告の送付通知(様 6)を参照するこ。	
国際出願番号 PCT/JP00/06494	国際出願日 (日.月.年) 22.	09.00	優先日 (日.月.年) 2	4. 09, 99
国際特許分類 (IPC) Int cl 7 H04B 1/26, 7/10,	H04L 27/	22, H01Q	3/26	
出願人(氏名又は名称) 日本電気株式会社				
1. 国際予備審査機関が作成したこの国	 国際予備審査報告を法施?	——————— 行規則第57条(P C		 こ従い送付する。
2. この国際予備審査報告は、この表紀	我を含めて全部で	4 ペーシ	^ジ からなる。	
区 この国際予備審査報告には、M 査機関に対してした訂正を含む (PCT規則70.16及びPCT この附属書類は、全部で	g明細書、請求の範囲及で 実施細則第607号参照	び/又は図面も添作 {)		又はこの国際予備領
3. この国際予備審査報告は、次の内容	ゞを含む。			
I X 国際予備審査報告の基礎				
Ⅱ □ 優先権				
Ⅲ □ 新規性、進歩性又は産業	上の利用可能性について	の国際予備審査報	告の不作成	
IV 開の単一性の欠如				· ·
V X PCT35条(2)に規定す の文献及び説明	「る新規性、進歩性又は	産業上の利用可能性	ŧについての見解、-	それを裏付けるため
VI 」 ある種の引用文献				
VII 国際出願の不備				
VII 国際出願に対する意見				
国際予備審査の請求書を受理した日 22.09.00	国	際予備審査報告を作 1 4	F成した日 . 05.01	
名称及びあて先 日本国特許庁(IPEA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番	香3号	許庁審査官 (権限 <i>0</i> 江 口 能 弘 話番号 03-35		5 J 8 1 2 s



国際出願番号 PCT/JP00/06494

Ι.	Œ	際予備審査幸	場告の記	基礎				
1.	応		こ提出さ	された差し替えり			れた。(法第6条(PCT14条)の規定に基づく命令 おいて「出願時」とし、本報告書には添付しない。	に
		出願時の国際	祭出願	蘇類				
	X	明細書 明細書 明細書	第 _ 第 _ 第 _	1-11	ペーシ 	્રં	出願時に提出されたもの 国際予備審査の請求書と共に提出されたもの 付の書簡と共に提出されたも	Ø
	X	請求の範囲 請求の範囲 請求の範囲 請求の範囲	第二第二	4-5, 8-9	項、 項、 項、 項、 9		出願時に提出されたもの PCT19条の規定に基づき補正されたもの 国際予備審査の請求書と共に提出されたもの 02.05.01 付の書簡と共に提出されたも	Ø
	X	図面 図面 図面	第 第 第 _	1 - 6	図、 ペーシ ペーシ	・ /図、 ・ /図、		Ø
		明細書の配列 明細書の配列 明細書の配列	リ表の音	部分 第	ページ ペーシ ペーシ		出願時に提出されたもの 国際予備審査の請求書と共に提出されたもの 付の書簡と共に提出されたも	の
2.	Ŀ	:記の出願書業	質の言語	吾は、下記に示っ	す場合を除くほ;	か、この	の国際出願の言語である。	
	Ŧ	記の書類は、	下記4	の言語である		語である	వ .	
		PCT規	則48.3	に提出されたP (b)にいう国際な ために提出され	公開の言語		う翻訳文の言語 - は55.3にいう翻訳文の言語	
3.	ے	の国際出願に	は、ヌク	ウレオチド又はフ	アミノ酸配列を含	含んでお	おり、次の配列表に基づき国際予備審査報告を行った。	
		□ この国際 この風後に 出願後に 出願後に 書の提出	出、、提がるとののしつ列	国際予備審査(た書面による配 た 表に記載した配	フレキシブルデ または調査)機 または調査)機	関に提 関に提 おける	でによる配列表 是出された書面による配列表 是出されたフレキシブルディスクによる配列表 5国際出願の開示の範囲を超える事項を含まない旨の陳遠 マスクによる配列表に記録した配列が同一である旨の陳遠	
4.		明細書	第	事類が削除されが1-3,6-7の第	ページ		ジ/図	
5.		れるので、そ	その補正	Eがされなかった	こものとして作り	戏した。	が出願時における開示の範囲を越えてされたものと認め 。(PCT規則70.2(c) この補正を含む差し替え用紙は 告に添付する。)	



V.	新規性、進歩性又は産業上の利用可能性についての法第12条((PCT35条(2))	に定める見解、	それを裏付ける
	文献及び説明			

1. 見解

新規性(N) 4-5, 8-9請求の範囲 有 請求の範囲 進歩性(IS) 請求の範囲 4-5, 8-9有 請求の範囲 産業上の利用可能性 (IA) 請求の範囲 4-5, 8-9有 請求の範囲

2. 文献及び説明 (PCT規則70.7)

文献1: JP, 4-88729, A (株式会社タムラ製作所), 23.3月.92 (23.03.92),全文,第1-5図

文献 2: JP, 2-65421, A (松下電器産業株式会社), 06.3月.90

文献 2 · J I , 2 · 0 3 4 2 I , A (松下电器座架体式会社) , 0 0 · 3 月 · 9 (0 6 · 0 3 · 9 0) , 全文, 第1 - 3 図 文献 3 : J P , 1 - 2 7 9 6 3 9 , A (松下電器産業株式会社) , 0 9 · 1 1 月 · 8 9 (0 9 · 1 1 · 8 9) , 全文, 第1 - 2 図 文献 4 : J P , 6 0 - 1 4 8 2 3 7 , A (富士通株式会社) , 0 5 · 8 月 · 8 5

(05.08.85),全文,第1-2図

には、複数のアンテナそれぞれに接続する受信機を介して入力する受信信号を出力す る際に用いる局部発振信号供給回路(若しくは方法)において、基準発振周波数信号 を生成して共通の信号原として複数の前記受信機へ送出する一つの基準周波数生成部 と、前記受信機のそれぞれに、前記基準周波数生成部から供給を受けた前記周波数信号に基づいて全ての前記受信機で局部発振信号を生成する局部発振信号生成部とを備 えて動作させる局部発振信号供給回路(若しくは方法)が記載されている。

文献 5 : JP, 3-220803, A (日本電気株式会社), 30.9月.91 (30.09.91),全文,第1-3図 文献6:JP,2795866,B2(株式会社東芝),26.6月.98 (26.06.98),全文,第1-5図

には、各受信機から出力される受信信号をデジタルシグナルプロセッサに入力させ て、デジタル的に受信信号の復調等を行う点、および、

複数のアンテナからの受信信号をそれぞれ周波数変換する際に、デジタル信号の周波数データをD/A変換器を備えた各受信機に分配し、各受信機内でデジタル信号の周 波数データにより局部発振信号を生成する回路(若しくは方法)が記載されている。



補充欄(いずれかの欄の大きさが足りない場合に使用すること)

第 V.2 欄の続き

請求の範囲4

「異なる周波数データを有する複数の信号系列それぞれから入力する周波数データ の直交振幅変調を行って所定の周波数を有する局部発振信号を生成する」ことは、国際調査報告で列記した文献1-4、および国際予備審査報告で新たに引用した文献5 -6のいずれにも、記載も示唆もされていない。

請求の範囲5,

「選択変換されたシフトデータと周波数データとの直交振幅変調を行って所望の周 波数を有する局部発振信号を生成する」ことは、国際調査報告で列記した文献1-4、および国際予備審査報告で新たに引用した文献5-6のいずれにも、記載も示唆 もされていない。

請求の範囲8

「複数の信号系列それぞれから入力する周波数データの直交振幅変調を行って所望の周波数を有する局部発振信号を生成する」ことは、国際調査報告で列記した文献1 -4、および国際予備審査報告で新たに引用した文献5-6のいずれにも、記載も示 唆もされていない。

請求の範囲

1:

2: (削除)

5

10

15

20

25

3: (削除)

4: (補正後) 複数のアンテナのそれぞれに接続する受信機を介して入力 する受信信号をデジタルシグナルプロセッサにより復調出力する際に用いる 局部発振信号供給方法において、

局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出するとともに、前記受信機のそれぞれにおいて、供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信号を生成し、供給される前記信号源はデジタル信号であり、全ての前記受信機に共通のクロック信号に基づいてこのデジタル信号をアナログ変換することにより局部発振信号を生成するとともに、

それぞれが異なる周波数データを有する複数の前記信号系列を備え、複数の前記信号系列それぞれから入力する周波数データの直交振幅変調を行なって所定の周波数を有する局部発振信号を生成することを特徴とする局部発振信号供給方法。

5: (補正後) 複数のアンテナのそれぞれに接続する受信機を介して入力 する受信信号をデジタルシグナルプロセッサにより復調出力する際に用いる 局部発振信号供給方法において、

局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出するとともに、前記受信機のそれぞれにおいて、供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信



号を生成し、供給される前記信号源はデジタル信号であり、全ての前記受信機 に共通のクロック信号に基づいてこのデジタル信号をアナログ変換すること により局部発振信号を生成するとともに、

複数の前記信号系列それぞれが前記周波数データに対して進相データに相当するシフトデータを全ての前記受信機に供給し、前記受信機では、複数の前記信号系列それぞれから所望の周波数が得られるシフトデータを選択して信号変換し、選択変換されたシフトデータと前記周波数データとの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成することを特徴とする局部発振信号供給方法。

10

15

20

25

5

6: (削除)

7: (削除)

8: (補正後) 複数のアンテナそれぞれに接続する受信機を介して入力する受信信号をデジタルシグナルプロセッサにより復調出力する際に用いる局部発振信号供給回路において、

局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出する一つの周波数データ生成部と、

前記受信機のそれぞれに、前記周波数データ生成部から供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信号を生成する局部発振信号生成部とを備え、

周波数データ生成部はデジタル信号による周波数データを出力し、

局部発振信号生成部は全ての前記受信機に共通のクロック信号に基づいて デジタル信号をアナログ信号に変換して出力するデジタルアナログ変換器を 有し、

局部発振生成部は複数の前記信号系列それぞれから入力する周波数データ の直交振幅変調を行なって所望の周波数を有する局部発振信号を生成する直



5

10

15

20

交変調器を有することを特徴とする局部発振信号供給回路。

9: (補正後)複数のアンテナそれぞれに接続する受信機を介して入力する受信信号をデジタルシグナルプロセッサにより復調出力する際に用いる局部発振信号供給回路において、

局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出する一つの周波数データ生成部と、

前記受信機のそれぞれに、前記周波数データ生成部から供給を受けた前記周 波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振 信号を生成する局部発振信号生成部とを備え、

周波数データ生成部はデジタル信号による周波数データを出力し、

局部発振信号生成部は全ての前記受信機に共通のクロック信号に基づいて デジタル信号をアナログ信号に変換して出力するデジタルアナログ変換器を 有し、

周波数データ生成部は前記周波数データに対して進相データに相当するシフトデータを全ての前記受信機に出力する複数の前記信号系列それぞれを備え、受信機では、複数の前記信号系列から所望の周波数が得られるシフトデータを信号系列から選択して信号変換する選択変換器と、選択変換されたシフトデータと前記周波数データとの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成する直交変調器とを備えることを特徴とする局部発振信号供給回路。

JC13 Rec'd PCT/PTO 2 1 MAR 2007 Amended February 19, 2001



What is claimed is:

10

- 1. (Deleted)
- 2. (After an amendment) A local oscillation signal supply method that is used when received signals, which are received as input by way of a plurality of receivers that are each connected to respective antennas, are demodulated and outputted by a digital signal processor, characterized in that said the method comprising steps of:

generating frequency data that contain a frequency component that is to be the local oscillation signal and sending said frequency data as a common signal source to said plurality of receivers via a signal sequence that corresponds to a wireless channel.

in each of said receivers, generating local oscillation signals in which phase and amplitude are matched in all of said receivers based on said frequency data that have been received,

said signal source that is supplied is a digital signal; and,
this digital signal is converted to an analog signal based on a
clock signal that is common to all of said receivers to generate a local
oscillation signal.

- 3. A local oscillation signal supply method according to claim 2, wherein signals and data are generated that are synchronized in common by digital processing.
- 4. A local oscillation signal supply method according to claim 2,25 wherein:

a plurality of said signal sequences are provided, each of said



5

10

20

25

What is claimed is:

1. A local oscillation signal supply method that is used when received signals, which are received as input by way of a plurality of receivers that are each connected to respective antennas, are demodulated and outputted by a digital signal processor, characterized in that said the method comprising steps of:

generating frequency data that contain a frequency component that is to be the local oscillation signal and sending said frequency data as a common signal source to said plurality of receivers via a signal sequence that corresponds to a wireless channel; and,

in each of said receivers, generating local oscillation signals in which phase and amplitude are matched in all of said receivers based on said frequency data that have been received.

15 2. A local oscillation signal supply method according to claim 1, wherein:

said signal source that is supplied is a digital signal; and

this digital signal is converted to an analog signal based on a clock signal that is common to all of said receivers to generate a local oscillation signal.

- 3. A local oscillation signal supply method according to claim 2, wherein signals and data are generated that are synchronized in common by digital processing.
 - 4. A local oscillation signal supply method according to claim 2,

wherein:

15

a plurality of said signal sequences are provided, each of said signal sequences having different frequency data; and

frequency data that are received from a plurality of said signal sequences are each subjected to quadrature amplitude modulation to generate a local oscillation signal having a prescribed frequency.

- 5. A local oscillation signal supply method according to claim 2, wherein:
- a plurality of said signal sequences supply shift data, which correspond to phase advance data for said frequency data, to all of said receivers,

in said receivers, shift data, in which a prescribed frequency is obtained from each of said plurality of signal sequences, are selected and subjected to signal conversion; and

shift data that have undergone selection and conversion and said frequency data are subjected to quadrature modulation to generate a local oscillation signal having a prescribed frequency.

- 6. A local oscillation signal supply circuit that is used when received signals, which are received as input by a plurality of receivers that are each connected to respective antennas, are demodulated and outputted by a digital signal processor, characterized in that said local oscillation signal supply circuit comprising:
- a single frequency data generator that generates frequency data that contain a frequency component that is to be a local oscillation

signal and sends these data as a common signal source to said plurality of receivers by way of a single signal sequence that corresponds to a wireless channel; and

at each of the receivers, a local oscillation signal generator that

generates a local oscillation signal in which phase and amplitude are
matched at all of said receivers based on said frequency data that have been received from said frequency data generator.

7. A local oscillation signal supply circuit according to claim 6, 10 wherein:

said frequency data generator outputs frequency data by means of digital signals; and

said local oscillation signal generator includes a digital/analog converter that converts digital signals to analog signals based on a clock signal that is common to all of said receivers.

15

8. A local oscillation signal supply circuit according to claim 7, wherein:

said local oscillation signal generator includes a quadrature modulator that performs quadrature modulation of frequency data that are received as input from each of a plurality of said signal sequences to generate a local oscillation signal having a prescribed frequency.

9. A local oscillation signal supply circuit according to claim 7, wherein:

said frequency data generator is provided with a plurality of

said signal sequences for outputting shift data, which correspond to phase advance data for said frequency data, to all of said receivers; and said receivers are each provided with:

a selector/converter that selects from a signal sequence and

5 signal-converts shift data, from which a desired frequency is obtained from a plurality of said signal sequences; and

an quadrature modulator that performs quadrature modulation of shift data that have undergone selection and conversion and said frequency data to generate a local oscillation signal having a desired frequency.

10

(19) 世界知的所有権機関 国際事務局



* (BORNE BYNDDRAK I J BIRNIN BRINN 1981 | 1971 | 1981 | 1981 | 1981 | 1981 | 1981 | 1981 | 1981 | 1981 | 1981

(43) 国際公開日 2001年3月29日(29.03.2001)

PCT

(10) 国際公開番号 WO 01/22605 A1

(51) 国際特許分類7:

H04B 1/26,

7/10, H04L 27/22, H01Q 3/26

(KAWANABE, Yoshitaka) [JP/JP]; 〒367-0241 埼玉県 児玉郡神川町大字元原字豊原300番18 埼玉日本電 気株式会社内 Saitama (JP).

107-0052 東京都港区赤坂1丁目9番20号 第16興和ビ

(21) 国際出願番号:

PCT/JP00/06494

(22) 国際出願日:

2000年9月22日(22.09.2000)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(81) 指定国 (国内): AU, BR, CA, CN, KR, NO, NZ, SG, US.

(74) 代理人: 金田暢之, 外(KANEDA, Nobuyuki et al.); 〒

(30) 優先権データ:

特願平11/269831 1999年9月24日(24.09.1999) (84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

(71) 出願人 (米国を除く全ての指定国について): 日本電気 株式会社 (NEC CORPORATION) [JP/JP]; 〒108-8001 東京都港区芝五丁目7番1号 Tokyo (JP).

添付公開書類:

国際調査報告書

ル8階 Tokyo (JP).

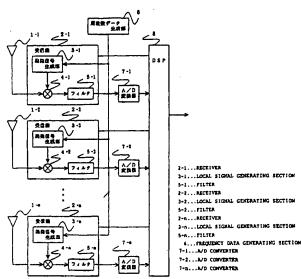
(72) 発明者: および

(75) 発明者/出願人 (米国についてのみ): 川鍋吉孝

2文字コード及び他の略語については、 定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

(54) Title: LOCAL OSCILLATION SIGNAL SUPPLY METHOD AND CIRCUIT THEREFOR

(54) 発明の名称: 局部発振信号供給方法およびその回路



(57) Abstract: The differences among the propagation delays, at the antennas of receivers, of the received signals received through the receivers are accurately reproduced by a small-scale circuit. A frequency data creating section (6) supplies frequency data including mutually synchronized frequency components to receivers (2-1 to 2-n). A local signal generating section (3-n), represented by a D/A converter, of the receiver (2-n) generates a local oscillation signal from the frequency data. Therefore the pass phase of the received signal outputted from the antenna (1-n) through the receiver (2-n) is fixed. As a result, the differences among the phases of the received signals received by a DSP (8) through the receivers (2-1 to 2-n) are the propagation delay differences of the received signals. Frequency data including frequency components is supplied to the receivers (2-n), which select the frequency data inside them and generate local oscillation signals of intermediate frequencies different from one another by orthogonal demodulation.

(57) 要約:

小規模回路で複数の受信機それぞれを介して入力する受信信号のアンテナにおける伝搬遅延差を正確に再現することを目的とし、周波数データ生成部6が共通して同期した周波数成分を含む周波数データを複数の受信機2-1~-nへ供給する。受信機2-nではD/A変換器に代表される局発信号生成部3-nが共通して同期した周波数データにより局部発振信号を生成する。従って、アンテナ1-nから受信機1-nを介して出力される受信信号は、通過位相が固定される。この結果、DSP8が複数の受信機2-1~-nを介して受ける受信信号の位相差は受信信号の伝搬遅延差となる。なお、周波数データとして複数の周波数成分を含む周波数データが各受信機2-nに供給され、受信機2-nが内部で周波数データを選択し、直交変調することにより相互に異なる中間周波数の局部発振信号を生成することができる。

Ĺ

明細書

局部発振信号供給方法およびその回路

技術分野

本発明は、アンテナがそれぞれ接続されている複数の受信機の受信信号をデジタルシグナルプロセッサにより復調出力する際に用いられる局部発振信号供給方法およびその回路に関し、特に、アンテナでの受信信号の伝搬遅延差を正確に再現する局部発振信号供給方法およびその回路に関する。

背景技術

受信機で周波数変換を行うために局部発振信号が使用される。従来の局部発振信号供給方法およびその回路では、局部発振信号を生成する発振器は、それぞれがアンテナを備えている複数の受信機に対してそれぞれ設けられ、各受信器には独立した局部発振信号が供給されていた。

しかし、このように受信機それぞれに独立した局部発振信号が供給されるような構成では、これら局部発振信号の位相が固定されていないので、アダプティブアレイアンテナシステムなどでアンテナでの受信信号における位相成分を正確に検出することが必要な場合に適用することができない。

Fig. 1に示す従来例は、特開平10-224138号に示される構成である。 受信機 $102-1\sim102-n$ は、それぞれに設けられたアンテナ $101-1\sim101-n$ から受けた受信信号と、各受信機 $102-1\sim102-n$ に共通に設けられた局部発振器104からの局部発振信号とを、周波数変換を行なうミキサ $103-1\sim103-n$ に入力する。各ミキサ $103-1\sim103-n$ の出力は、A/D(アナログ/デジタル)変換器 $105-1\sim105-n$ をそれぞれ介してDSP(デジタルシグナルプロセッサ)106に送出されている。

Fig. 1 に示す例のように、局部発振信号を局部発振器から受ける場合には、配線長の相違による時間的遅れから生じる位相誤差を生じることが免れない。

位相成分を正確に検出することが必要な場合に適用することができない、位相 誤差を生じる、などの対策として、チャネル毎に発振器を設けて各受信機に分配 する共通シンセサイザ方式があるが、装置規模が大きくなってしまう。 上述した従来の局部発振信号供給方法およびその回路のうち、局部発振信号が受信機それぞれのミキサに対して独立に生成される場合、または、Fig. 1 に示したように複数の受信機に共通の局部発振器を設ける場合のいすれにおいても、ミキサへの入力信号に対する位相制御がないため、周波数変換に用いる局部発振信号の位相誤差が避けられず、複数の受信機それぞれから受ける受信信号の伝搬遅延差を正確に再現できない。このため、アダプティブアレイアンテナシステムなどで必要な、位相に基づく正確な制御ができないという問題点がある。

このような問題点を解決するための共通シンセサイザ方式では、チャネル毎に 発振器を備えて各受信機に分配する複雑な構成が避けられず、装置規模が大きく なるという問題点がある。

発明の開示

本発明は、上記のような問題点を解決し、小規模回路で複数の受信機それぞれ を介して入力する受信信号のアンテナにおける伝搬遅延差を正確に再現できる局 部発振信号供給方法およびその回路を提供することを目的とする。

本発明による局部発振信号供給方法は、複数のアンテナそれぞれに接続する受信機を介して入力する受信信号をデジタルシグナルプロセッサ(DSP)により復調出力する際に用いられるものであって、局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出するとともに、前記受信機それぞれにおいて、供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信号を生成することを特徴としている。

また、本発明による局部発振信号供給回路は、局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出する一つの周波数データ生成部と、前記受信機それぞれに、前記周波数データ生成部から供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信号を生成する局発信号生成部とを有することを特徴としている。

このような構成により、受信機それぞれにおいて、他の受信機と位相および振

幅の揃った局部発振信号を生成しているので、複数の受信機それぞれを介して入力する受信信号のアンテナにおける伝搬遅延差を正確に再現することができる。

また、上述した局部発振信号の生成についての具体的な方法の一つは、供給される前記信号源はデジタル信号であり、全ての前記受信機に共通のクロック信号に基づいてこのデジタル信号をアナログ変換することにより局部発振信号を生成しており、従って、デジタル処理により共通して同期したデータおよび信号を生成することができる。

また、その具体的な回路の一つは、周波数データ生成部がデジタル信号による 周波数データを出力し、受信機の局発信号生成部が全ての前記受信機に共通のクロック信号に基づいてデジタル信号をアナログ信号に変換して出力するデジタル アナログ変換器にある。

このような構成により、回路規模の拡大を避けることができる。

また、局部発振信号供給方法では、それぞれが異なる周波数データを有する複数の前記信号系列を備え、複数の前記信号系列それぞれから入力する周波数データの直交振幅変調を行なって所定の周波数を有する局部発振信号を生成することを特徴とし、更に具体的には、複数の前記信号系列それぞれが前記周波数データに対して進相データに相当するシフトデータを全ての前記受信機に供給し、前記受信機では、複数の前記信号系列それぞれから所望の周波数が得られるシフトデータを選択して信号変換し、選択変換されたシフトデータと前記周波数データとの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成することを特徴としている。

また、局部発振信号供給回路は、受信機の局発信号生成部は複数の前記信号系列それぞれから入力する周波数データの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成する直交変調器を備えており、更に具体的には、周波数データ生成部は前記周波数データに対し進相データに相当するシフトデータを全ての前記受信機に出力する複数の前記信号系列それぞれを備え、受信機では、複数の前記信号系列から所望の周波数が得られるシフトデータを信号系列から選択して信号変換する選択変換器と、選択変換されたシフトデータと前記周波数デ

ータとの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成する 直交変調器とを備えることを特徴としている。

図面の簡単な説明

Fig. 1 は、従来の一例を示す機能ブロック図である。

Fig. 2は、本発明の実施の一形態を示す機能プロック図である。

Fig. 3 は、Fig. 2 の一部分の一具体例を示す機能プロック図である。

Fig. 4 は、Fig. 2 に機能追加した一具体例を示す機能ブロック図である。

Fig. 5 は、Fig. 4 の一部分の一具体例を示す機能ブロック図である。

Fig. 6は、Fig. 5の詳細な一具体例を示す機能ブロック図である。

発明を実施するための最良の形態

次に、本発明の実施例について図面を参照して説明する。

Fig. 2 は本発明による局部発振信号供給回路の一実施例の構成を示すブロック図である。Fig. 2 に示される局部発振信号供給回路は、n個のアンテナ $1-1\sim 1-n$ をそれぞれ備える受信機 $2-1\sim 2-n$ と、各受信機 $2-1\sim 2-n$ のそれぞれに設けられたA/D(Analog/Digital)変換器 $7-1\sim 7-n$ と、各受信機 $2-1\sim 2-n$ に対して共通に設けられた周波数データ生成部6およびDSP(Digital Signal Processor)8から構成されている。

各受信機 $2-1\sim2-n$ には、局発信号生成部 $3-1\sim3-n$ 、ミキサ $4-1\sim4-n$ 、および、フィルタ $5-1\sim5-n$ がそれぞれ設けられている。局発信号生成部 $3-1\sim3-n$ は、周波数データ生成部6が生成する周波数成分を含んだ周波数データが入力されている。

本実施例と Fig. 1 に示した従来例との相違点は、各受信機 $2-1\sim2-n$ 内部 の局発信号生成部 $3-1\sim3-n$ が周波数データ生成部6から周波数成分を含ん だ周波数データを受け、これに同期した局部発振信号を生成していることである。

次に、本実施例における基本構成を説明するが、受信機 $2-1\sim2-n$ から出力された信号を処理するDSP8については、本発明に直接関わるものではなく、機能に応じて従来と同様の構成を有することになるので、詳細な説明は省略する。

アンテナ1-1~1-nは、受信周波数が波長 λ を有する場合、四分の λ 以上

の間隔をおいて設置される無指向性アンテナである。アンテナ1-nに接続される受信機2-nの局発信号生成部3-nは、周波数データ生成部6から受ける周波数データに同期した局部発振信号を生成し、これにより、全ての受信機2-1~2-nでの位相および振幅の揃った局部発振信号が生成される。

ミキサ $4-1\sim 4-n$ は、DBM(Double Balanced Mixer)などに代表されるものであって、アンテナ $1-1\sim 1-n$ から入力する受信信号を局発信号生成部 3-nで生成する局部発振信号により I F(Intermediate Frequency)信号に変換する。フィルタ $5-1\sim 5-n$ は、SAW(Surface Acoustic Wave)フィルタなどに代表されるものであり、ミキサ $4-1\sim 4-n$ により発生する不要な輻射を抑圧するものである。各ミキサ $4-1\sim 4-n$ の出力は、フィルタ $5-1\sim 5-n$ 、A/D変換器 $7-1\sim 7-n$ を介してDSP8へ送出される。

周波数データ生成部6は、周波数成分を含んだデータを生成して各受信機2ー $1\sim2-n$ の局発信号生成部 $3-1\sim3-n$ のそれぞれに供給する。A/D変換器 $7-1\sim7-n$ のそれぞれは、各受信機 $2-1\sim2-n$ のそれぞれに設けられたフィルタ $5-1\sim5-n$ の各出力を受けてデジタル変換し、DSP8へ送出する。DSP8は、例えばアダプティブアレイアンテナシステムの場合、受信機 $2-1\sim2-n$ それぞれで周波数変換された受信信号から復調された復調信号間における受信遅延位相を検出する。

次に、Fig. 2 を参照して Fig. 2 に示された回路における動作と機能を説明する。 アンテナ $1-1\sim1-n$ で受信された各信号については、受信機 $2-1\sim2-n$ のそれぞれにおいて周波数変換が行なわれる。この周波数変換を行なう際に用いられる局部発振信号は、周波数データ生成部 6 から供給される周波数データに基づいて受信機 $2-1\sim2-n$ 内部にそれぞれ設けられた局発信号生成部 $3-1\sim3-n$ で生成される。周波数データ生成部 6 は、周波数変換に用いられる局部発振信号の正弦波波形を直接発生させて、局発信号生成部 $3-1\sim3-n$ へ供給する周波数データを出力する。

周波数データ生成部6が生成する周波数データは、各受信機2-1~2-nに とって共通の同期した周波数誤差および位相誤差を再現できる局部発振信号を局

発信号生成部 $3-1\sim3-n$ で生成可能とするものである。従って、この周波数 データに基づいて生成された局部発振信号は、受信機 $2-1\sim2-n$ 間における 信号の通過位相を固定することができる。他方、受信機 $2-1\sim2-n$ のそれぞれで周波数変換された受信信号の相互間の位相差が、DSP8により検出される。

Fig. 3 は、Fig. 2 に示した実施例における受信機の具体的な構成を示すブロック図であり、以下に、Fig. 2 とともに Fig. 3 を参照して局部発振信号を生成する一つの例について説明する。 Fig. 3 におけるアンテナ1、ミキサ4、フィルタ5、A/D変換器7、受信機20、D/A変換器21および周波数データ生成部22のそれぞれは Fig. 2 におけるアンテナ1ー1~1-n、ミキサ4-1~4-n、フィルタ5-1~5-n、A/D変換器7-1~7-n、受信機2-1~2-n、局部信号発生器3-1~3-n、周波数データ生成部6に対応している。すなわち、Fig. 3 に示される例では、Fig. 2 における局発信号生成部3-1~3-nに、D/A変換器21が採用されている。

周波数データ生成部22は、Fig. 3では1つしか示されていないが、実際には 複数設けられる受信機20に対して、デジタル信号による周波数データを供給す る。また、デジタル系に供給されるクロック信号の信号源は、複数の受信機20 を含めて、全ての構成要素に共通とされている。従って、一つの局部発振信号供 給回路内での位相誤差は発生しない。

各受信機20のD/A変換器21は、周波数データ生成部22から供給される 周波数データにより、他の受信機と共通の同期したデータを受信し、かつ波形生成している。従って、D/A変換器21が出力する局部発振信号の位相誤差を固定することができる。すなわち、本実施例においては、受信機間で局部発振信号

の周波数誤差および位相誤差が相違することが防止される。このため、受信機間 の復調信号の通過位相が固定されるので、DSP8は、複数の受信機20から受けた受信信号の位相差を検出することにより、復調信号相互間における位相偏差 を、アンテナ1における受信遅延位相と安定して判断できる。このことは、アダプティブアレイアンテナシステムの動作を安定させることになる。

Fig. 4 は、Fig. 2 および Fig. 3 に示される機能を拡張した実施例の構成を示すブロック図であり、以下に、Fig. 4 に示される実施例について説明する。

本実施例は、受信機毎に異なる中間周波数で周波数変換を行うことができるものである。本実施例が Fig. 3 に示した実施例と相違する点は、n台の受信機 3 0 -1 \sim 3 0 -n それぞれに直交変調器 3 1 -1 \sim 3 1 -n が設けられ、周波数データ生成部 6 に加えてシフトデータ生成部 9 が、受信帯域全てのチャネルに対応できる数のシフトデータを生成して全ての受信機 3 0 -1 \sim 3 0 -n に送出していることである。

受信機 $30-1\sim30-n$ を構成するミキサ $4-1\sim4-n$ およびフィルタ5 $-1\sim5-n$ のそれぞれは、Fig. 2 に示したものと同一機能を有するので説明を省略する。

受信機 $30-1\sim30-n$ にそれぞれ設けられる直交変調器 $31-1\sim31-n$ は、周波数データ生成部6から供給される周波数データに基づく基本周波数の信号と、シフトデータ生成部9から供給されるシフトデータであり、上記基本周波数に対する離調周波数である信号のそれぞれを入力し、これらの直交変調を行なうことにより周波数の異なる局部発振信号を出力する。

Fig. 5 は、Fig. 4 に示した実施例における受信機の具体的な構成を示すプロック 図であり、以下に、Fig. 4 とともに Fig. 5 を参照して局部発振信号が 4 チャネル の場合を例として局部発振信号生成について説明する。

Fig. 5 におけるアンテナ1、ミキサ4、フィルタ5、受信機40、周波数データ生成部22、シフトデータ生成部44のそれぞれは、Fig. 4 におけるアンテナ $1-1\sim1-n$ 、ミキサ4 $-1\sim4-n$ 、フィルタ5 $-1\sim5-n$ 、受信機30 $-1\sim30-n$ 、周波数データ生成部6、シフトデータ生成部9に対応し、Fig. 5

におけるD/A変換器21.42、選択変換器41および直交変調器43が Fig. 4 における直交変調器 $31-1\sim31-n$ に対応している。

周波数データ生成部22は、基本周波数f0を示すデジタル信号を生成し、D/A変換器21を介して直交変調器43へ出力する。各受信機40に設けられるD/A変換器21.42には共通のクロックが使用されている。

シフトデータ生成部44は、4種類の離調周波数に対応するシフトデータ f 1 ~f4を選択変換器41へ出力する。選択変換器41は、DSPにより構成され ているものとし、DSP8から送られてくる周波数指定信号Sを受けてシフトデ ータ生成部44から入力する離調周波数に対応するシフトデータ f 1~ f 4のい ずれかを選択し、選択したシフトデータに対応する離調周波数を示すデジタル信 号を生成してD/A変換器42を介して直交変調器43へ出力する。ここで、局 部発振信号として設定したい周波数を、40MHz、45MHz、50MHz、 および55MHzであるものとする。この場合、周波数データ生成部22が送出 するデータを、基本周波数f0=40MHzを示すデジタル信号とし、また、離 調周波数を5MHzとし、シフトデータ生成部44はシフトデータとして、f1 =0Hz、f2=5MHz、f3=10MHz、およびf4=15MHzの発振 周波数によるパルス信号を送出することとする。このシフトデータとなるパルス 信号は水晶発振器を用いて生成し、出力することとしてもよい。このパルス信号 については、例えば5MHzの周波数パルスを用いることで、他の10MHz、 15MHzの周波数パルスの生成は、5MHzの周波数パルスから逓倍回路を付 加することで可能となる。従ってFig. 5では4種類の離調周波数を考慮して いるが、数10種類の離調周波数が必要となった際、シフトデータの生成が容易 となる。

周波数データ生成部22が出力する基本周波数f0を示すデジタル信号はD/A変換器21により基本周波数f0のアナログ信号に変換されて直交変調器43へ入力される。

一方、選択変換器 41 により生成された離調周波数 $f1 \sim f4$ のいずれかを示すデジタル信号はD/A変換器 42 により離調周波数 $f1 \sim f4$ のいずれかを示

すアナログ信号に変換されて直交変調器43へ入力される。

これにより、直交変調器43では、基本周波数に対する直交変調データが生成される。

つまり、周波数データ生成部22で生成され、D/A変換器21を介して得られた信号が搬送波とされ、D/A変換器42を介して得られた信号を無変調周波数をシフトする周波数成分とされ、直交変調器43で直交変調することにより、図では1つしか示されていないが実際には複数設けられる各受信機40のそれぞれにおいて、周波数の異なる局部発振信号を得ることができる。

変調方式を特に限定することはないが、4分の π シフトQPSK変調の場合、選択変換器41は、例えばシフトデータ f2を選択する際には、生成するデータとしてシフト量が5MHzであり、振幅変調については0を示す全て「0」のデータを与えることになる。

Fig. 6 は、Fig. 5 に示した実施例における受信機の構成をより詳細に示すブロック図であり、以下に、Fig. 6 を参照して局部発振信号生成について説明する。

Fig. 6 における選択変換器 41はセレクタ部 51 および I / Q信号変換部 52 を備え、D / A変換器 42はD / A変換部 53-i、53-q およびフィルタ 54-i、54-q を備え、直交変調器 43は90度移相器 55、ミキサ 56-i、56-q、合成器 57、およびフィルタ 58 を備えている。

選択変換器41のセレクタ部51には、シフトデータ生成部44から供給される4チャネルのシフトデータが入力される。セレクタ部51では、Fig. 4に示したDSP8から送られてくる周波数指定信号Sにより指定されたシフトデータを I/Q信号変換部52へ送出する。

I/Q信号変換部52は、セレクタ部51から受けたシフトデータをD/A変換器 42および直交変調器 43で処理可能なデータフォーマットに変換して I (in-phase) 信号およびQ(quadrature) 信号に分離し、D A変換部53-i、53-qそれぞれに出力する。

D/A変換部53-i、53-q それぞれは入力したデジタル信号をアナログ信号に変換し、フィルタ54-i、54-q へ出力する。フィルタ54-i、5

4-qでは、D/A変換部53-i、53-q出力のアナログ信号に含まれるD/A変換部53-i、53-qで用いられたクロック成分を除去し、ミキサ56-i、56-qへ出力する。上述した各受信機40で使用される共通のクロックは位相誤差を同一にするため、D/A変換部53-i、53-qにも使用されている。

直交変調器 43には、周波数データ生成部 22で生成された周波数データに基づき、D/A変換器 21を介することによりアナログ信号として出力される基本周波数 f0の信号が搬送波として入力される。基本周波数 f0の信号である搬送波は、ミキサ 56 - i に対しては 90 度移相器 55 を介して 90 度移相した信号として入力され、ミキサ 56 - q に対しては移相なしの信号として入力される。

従って、これら搬送波を用いて、ミキサ56-iではフィルタ54-iから出力される I 信号、ミキサ56-qではフィルタ54-qから出力されるQ信号のそれぞれに対して直交変調が行なわれる。各ミキサ56-i、56-qの出力は合成器 57に出力されて、合成器 57により I 信号とQ信号とが合成される。

合成器57における合成結果は、合成結果の信号および使用される全てのチャネルの信号が通過可能なフィルタ58に入力され、該フィルタ58を通ることにより、不要な輻射が抑圧された局部発振信号としてミキサ4に出力される。フィルタ58は、この際、キャリアリークとして残留していた周波数データ生成部22から入力した搬送波の成分も、同時に除去する。

最後に、DSPを用いてデータ変換を行なうI/Q信号変換部52について説明する。

例えば、周波数指定信号Sにより、シフトデータ f 2 が指定された場合、I / Q信号変換部 5 2 では、シフト量が 5 MH z であり、振幅変調については 0 を示す全て「0」のデータであって、I 平面および Q 平面上に等振幅の真円の軌跡を 5 MH z で回転する I / Q データを生成するデータを D / A 変換器 4 2 へ出力する。すなわち、I 平面上のデータを I 信号、また Q 平面上のデータを Q 信号として D / A 変換器 4 2 に出力する。

直交変調器 43は、D/A変換器 21 が出力する基本の周波数 10=40 MH 2 を有する搬送波とD/A変換器 42 が出力する 1/Q 信号とを直交変調して合成することにより 45 MH 2 の局部発振信号を生成する。

本実施例の受信機で用いられる搬送波、離調周波数のI/Q信号などを生成する各種のデータは、各受信機共通のデータ生成部およびクロックで作成されるものである。従って、各受信機内で生成される局部発振信号の位相差は、原理上では存在しない。特に、同一周波数チャネルを選択した受信機同士の位相差は確実に固定されている。従って、局部発振信号を生成する信号源はすべて共通であり、各アンテナで入力する受信信号が有する位相差を固定することができるので、例えばアダプティブアレイアンテナシステムを安定させることができる。

以上の説明においては、機能ブロックを図示して説明したが、機能の分離併合によるブロック構成の変更は、上記機能を満たす限り自由であり、上記説明が本 発明を限定するものではない。

以上説明したように本発明によれば、次のような効果を得ることができる。

第1の効果は、回路内で、共通して同期したデータおよびクロックに基づいて 複数の受信機それぞれが内部で同一の位相誤差を有する局部発振信号を生成して いるため、全ての受信機において生成される局部発振信号相互間の位相誤差が固 定されるので、受信機の通過位相が固定される。

第2の効果は、デジタル処理により共通して同期したデータおよび信号の生成を行なっているため、共通シンセサイザ方式と比較して追加される構成が小規模で済むことである。

請求の範囲

1:複数のアンテナのそれぞれに接続する受信機を介して入力する受信信号をデジタルシグナルプロセッサにより復調出力する際に用いる局部発振信号供給方法において、

局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出するとともに、前記受信機のそれぞれにおいて、供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信号を生成することを特徴とする局部発振信号供給方法。

2:請求項1記載の局部発振信号供給方法において、

供給される前記信号源はデジタル信号であり、全ての前記受信機に共通のクロック信号に基づいてこのデジタル信号をアナログ変換することにより局部発振信号を生成することを特徴とする局部発振信号供給方法。

3:請求項2記載の局部発振信号供給方法において、

デジタル処理により共通して同期したデータおよび信号の生成を行うことを特徴とする局部発振信号供給方法。

4:請求項2記載の局部発振信号供給方法において、

それぞれが異なる周波数データを有する複数の前記信号系列を備え、複数の前記信号系列それぞれから入力する周波数データの直交振幅変調を行なって所定の 周波数を有する局部発振信号を生成することを特徴とする局部発振信号供給方法。

5:請求項2記載の局部発振信号供給方法において、

複数の前記信号系列それぞれが前記周波数データに対して進相データに相当するシフトデータを全ての前記受信機に供給し、前記受信機では、複数の前記信号系列それぞれから所望の周波数が得られるシフトデータを選択して信号変換し、

選択変換されたシフトデータと前記周波数データとの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成することを特徴とする局部発振信号供給方法。

6:複数のアンテナそれぞれに接続する受信機を介して入力する受信 信号をデジタルシグナルプロセッサにより復調出力する際に用いる局部発振信号 供給回路において、

局部発振信号となる周波数成分を含む周波数データを生成して無線チャネルに 相当する一つの信号系列を介して複数の前記受信機へ共通の信号源として送出す る一つの周波数データ生成部と、

前記受信機のそれぞれに、前記周波数データ生成部から供給を受けた前記周波数データに基づいて全ての前記受信機で位相および振幅の揃った局部発振信号を 生成する局部発振信号生成部とを備えることを特徴とする局部発振信号供給回路。

7:請求項6記載の局部発振信号供給回路において、

周波数データ生成部はデジタル信号による周波数データを出力し、

局部発振信号生成部は全ての前記受信機に共通のクロック信号に基づいてデジタル信号をアナログ信号に変換して出力するデジタルアナログ変換器を有することを特徴とする局部発振信号供給回路。

8:請求項7記載の局部発振信号供給回路において、

局部発振生成部は複数の前記信号系列それぞれから入力する周波数データの直 交振幅変調を行なって所望の周波数を有する局部発振信号を生成する直交変調器 を有することを特徴とする局部発振信号供給回路。

9:請求項7記載の局部発振信号供給回路において、

周波数データ生成部は前記周波数データに対して進相データに相当するシフトデータを全ての前記受信機に出力する複数の前記信号系列それぞれを備え、受信

機では、複数の前記信号系列から所望の周波数が得られるシフトデータを信号系列から選択して信号変換する選択変換器と、選択変換されたシフトデータと前記周波数データとの直交振幅変調を行なって所望の周波数を有する局部発振信号を生成する直交変調器とを備えることを特徴とする局部発振信号供給回路。

Fig. 1 Prior Art

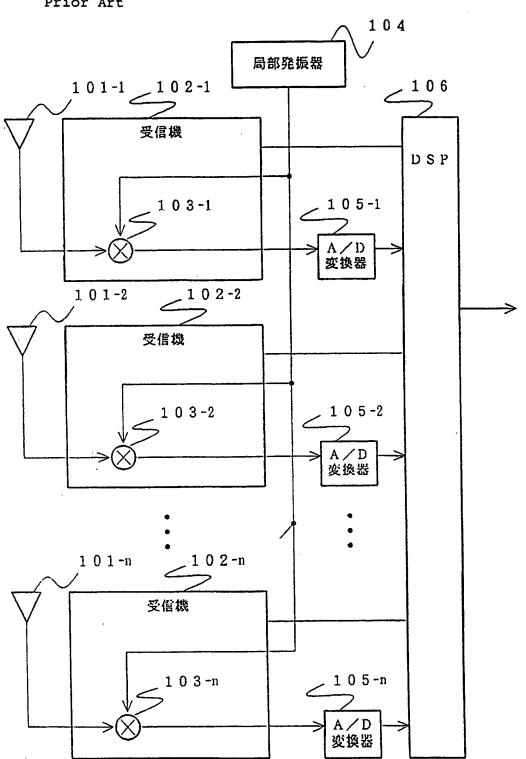


Fig. 2

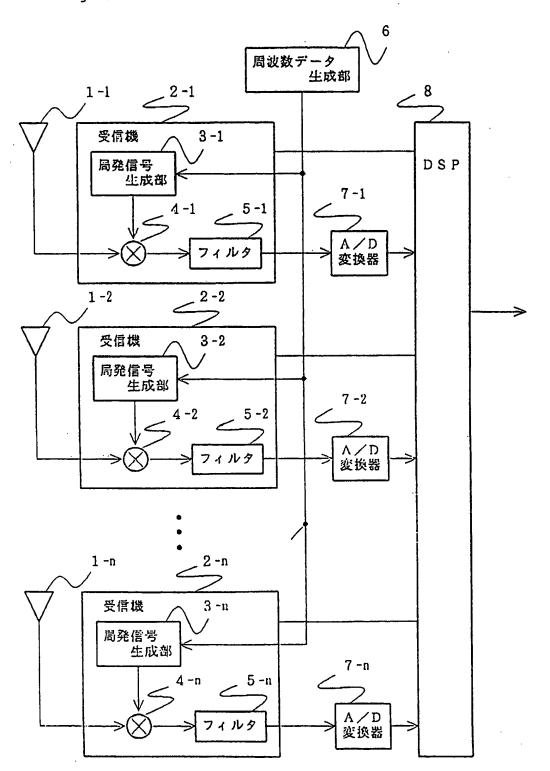
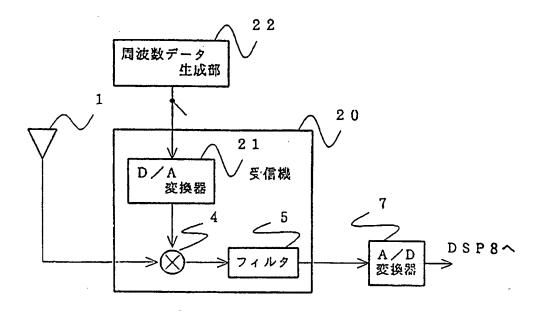


Fig. 3



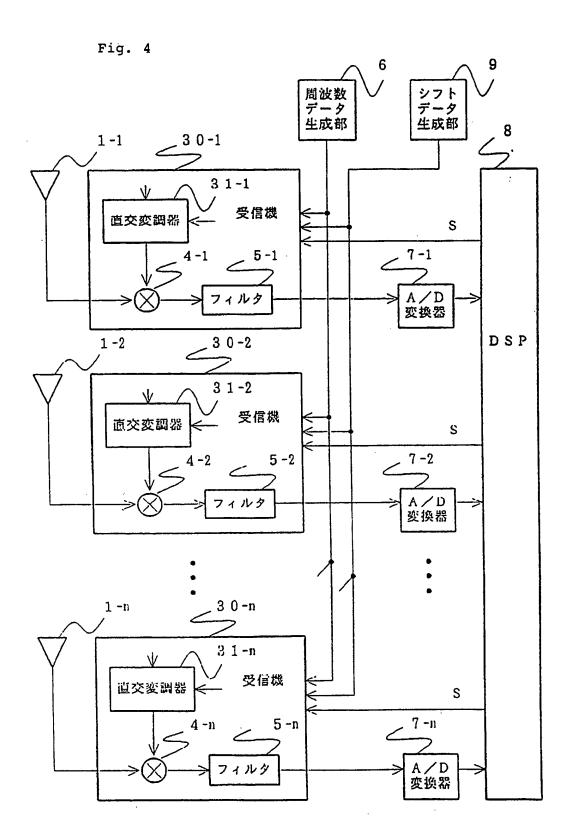


Fig. 5

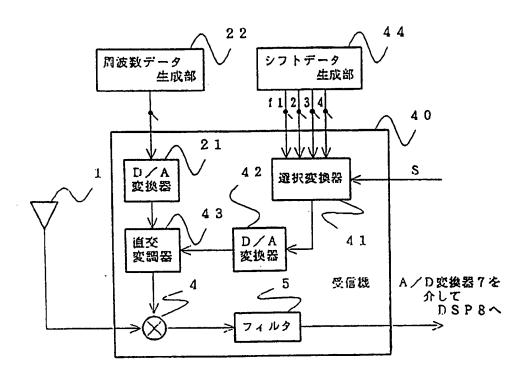
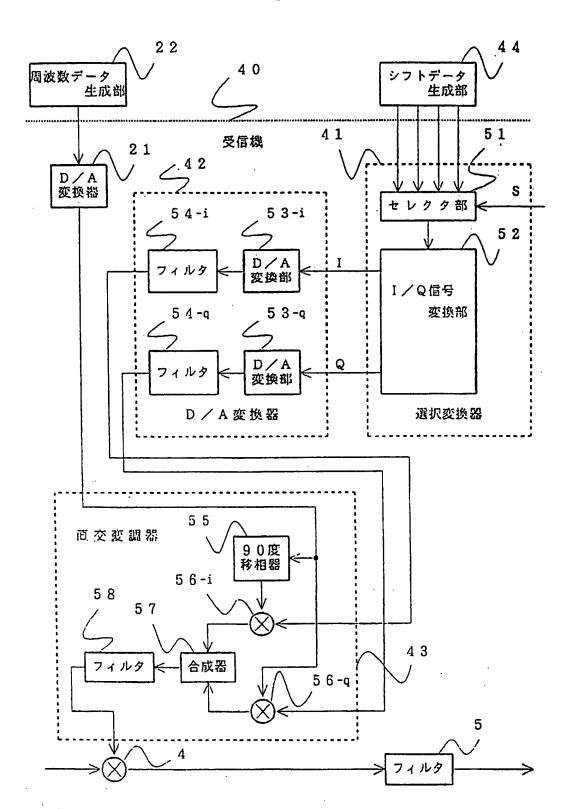


Fig. 6



今後の手続きについては、国際調査報告の送付通知様式(PCT/ISA/220)



出願人又は代理人

PCT



国際調査報告

(法8条、法施行規則第40、41条) [PCT18条、PCT規則43、44]

の書類記号 NECOOP251-TW	·	及び下記5	を参照すること。 		
国際出願番号 PCT/JP00/06494	国際出願日 (日.月.年) 22.0	9. 00	優先日 (日.月.年)	24.09.	99 ′
出願人(氏名又は名称)	日本電気株式会	:社 `			
国際調査機関が作成したこの国際調査 この写しは国際事務局にも送付される		(PCT185	条)の規定に従い	・出願人に送付す	ేది.
この国際調査報告は、全部で 3	ページである。				
この調査報告に引用された先行技	:術文献の写しも添付され [・]	ている。.		9140	
1. 国際調査報告の基礎 a. 言語は、下記に示す場合を除く この国際調査機関に提出さ				fった。	•
b. この国際出願は、ヌクレオチト この国際出願に含まれる書	面による配列表			際調査を行った	•
□ □ この国際出願と共に提出さ					
□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□					
□ 出願後に、この国際調査機				て車位とみよい	、日の時半
□ 出願後に提出した書面によ 書の提出があった。	の配列表が四級時における	国际山限の無	ハツ軋田を起え	の争項を含まなv	い自の除処
□ 書面による配列表に記載し 書の提出があった。	た配列とフレキシブルディ	スクによる配	列表に記録した	配列が同一である	る旨の陳述
2. 請求の範囲の一部の調査が	・できない(第I欄参照)。		٠.		
3.	る(第Ⅱ欄参照)。				
4. 発明の名称は 🛛 出願	[人が提出したものを承認 [・]	する。			
□ 次に	示すように国際調査機関	が作成した。			
				•	•
5. 要約は 🗓 出願	須人が提出したものを承認	する。			
国際	I欄に示されているように. 語調査機関が作成した。出 国際調査機関に意見を提出	願人は、この[国際調査報告の発		
6. 要約割とともに公表される図は、 第 <u>2</u> 図とする。 X 出願	5人が示したとおりである。	· .	しな	L	
□ 出願	重人は図を示さなかった。			•	
□ 本図	図は発明の特徴を一層よく:	表している。			

国際調査報知

発明の属する分野の分類(国際特許分類(IPC)) Α. Int. Cl⁷ H04B 1/26, 7/10,H04L27/22. H01Q 3/26

調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl' H04B1/06, 1/16, 1/26-1/28, 7/00, 7/02-7/12, 7/24-7/26, 113, H04L1/02-1/04, 27/18-27/24, H01Q3/00-3/46, 21/00-21/30, 23/00, 25/00-25/04

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2000年

日本国登録実用新案公報

1994-2000年

日本国実用新案登録公報

1996-2000年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

	the state of the s							
C. 関連する	C. 関連すると認められる文献							
引用文献の		関連する						
カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	請求の範囲の番号						
Y	JP,4-88729,A(株式会社タムラ製作所)	1-3, 6, 7						
Α .	23.3月.1992(23.03.92)	4, 5, 8, 9						
·	(ファミリーなし)							
· Y ,	JP, 2-65421, A (松下電器産業株式会社)	1-3, 6, 7						
Α	06.3月.1990(06.03.90)	4, 5, 8, 9						
	(ファミリーなし)							
Y	JP, 1-279639, A (松下電器産業株式会社)	1-3, 6, 7						
A	09.11月.1989(09.11.89)	4, 5, 8, 9						

C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

- * 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す)
- 「〇」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

- 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日

07.12.00

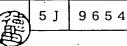
国際調査報告の発送日

19,12.00

国際調査機関の名称及びあて先

日本国特許庁(ISA/JP)

郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 特許庁審査官(権限のある職員) 徳田 賢二



電話番号 03-3581-1101 内線 3536

国际山旗备号 (C1/ JP00/06494				
C (続き). 関連すると認められる文献				
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号		
	(ファミリーなし)	THE PORT OF THE PERSON OF THE		
Y	JP, 60-148237, A (富士通株式会社)	1-3, 6, 7		
A	05.8月.1985 (05.08.85) (ファミリーなし)	4, 5, 8, 9		
		·		
ΕA	JP, 2000-295169, A (埼玉日本電気株式会社)	1-9		
·	20. 10月. 2000 (20. 10. 00) & EP, 1026834, A2 & CN, 1264223, A			
	& Er, 1020034, AZ & CN, 1204223, A			
A	JP, 9-130361, A (三洋電機株式会社)	1-9		
	16.5月.1997 (16.05.97)			
*	(ファミリーなし)			
,				
		-		
	•			
	· .			
	·			
	·			



PCT/JP00/06494

A. CLASSIF	. CLASSIFICATION OF SUBJECT MATTER					
Int.C						
	H04L27/22,	•	1			
_	H01Q 3/26	nal classification and IPC	1			
	ccording to International Patent Classification (IPC) or to both national classification and IPC					
B. FIELDS	FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols)					
Minimum doc	numentation searched (classification system followed by 1 H04B1/06, 1/16, 1/26-1/28, 7	7/00 7/02-7/12 7/24-7	/26.			
Int.C	113, H04L1/02-1/04, 27/18-27	7/00, 7/02 7/12, 7/11	, _ · · · ·			
	H01Q3/00-3/46, 21/00-21/30,	23/00. 25/00-25/04				
	HU1Q3/UU-3/46, 21/UU-21/30/	23, 00, 20, 00 and an included i	in the fields searched			
Documentation	on searched other than minimum documentation to the ex	tent that such documents are included in	oho 1994-2000			
Jitsu	Jitsuvo Shinan Koho 1922-1996 Toroku Jitsuyo Shinan Koho 1994 2000					
	Jitsuyo Shinan Koho 1971-2000					
Electronic da	ta base consulted during the international search (name of	of data base and, where practicable, sear	rch terms used)			
Licenome da		•	į			
			1			
C. DOCUN	MENTS CONSIDERED TO BE RELEVANT					
G	Citation of document, with indication, where appr	opriate, of the relevant passages	Relevant to claim No.			
Category*			1-3,6,7			
Y	JP, 4-88729, A (TAMURA CORPORATI 23 March, 1992 (23.03.92) (Fam.	ilv. none)	4,5,8,9			
A	23 March, 1992 (23.03.92) (Fam.	ity. none,				
77	JP, 2-65421, A (Matsushita Elect	ric Ind. Co., Ltd.),	1-3,6,7			
Y A	06 March, 1990 (06.03.90) (Fam	ily: none)	4,5,8,9			
A						
Y	JP, 1-279639, A (Matsushita Elec	etric Ind. Co., Ltd.),	1-3,6,7			
Ā	09 November, 1989 (09.11.89) (Family: none)	4,5,8,9			
Y	JP, 60-148237, A (Fujitsu Limite	ed),	1-3,6,7			
A	05 August, 1985 (05.08.85) (Fa	mily: none)	4,5,8,9			
ł.		7 L J \	1-9			
EA	EA JP, 2000-295169, A (NEC Ballama Ecc.)					
1	20 October, 2000 (20.10.00)					
1	& EP, 1026834, A2 & CN, 12642	23, A				
	JP, 9-130361, A (Sanyo Electric	Co. Itd.).	1-9			
A	16 May, 1997 (16.05.97) (Famil	v: none)				
1	16 May, 1997 (18.03.97) (18.112	.,				
1						
			•			
İ			<u> </u>			
10 -	i i i i i i i i i i i i i i i i i i i	See patent family annex.				
Furth	er documents are listed in the continuation of Box C.	-				
Speci	al categories of cited documents:	"T" later document published after the interpriority date and not in conflict with	ternational filing date or			
"A" docur	ment defining the general state of the art which is not	understand the principle or theory un	derlying the invention			
"E" earlie	"X" document of particular relevance; the claimed invention cannot be					
date		considered novel or cannot be considered step when the document is taken alor	ered to involve an inventive			
"L" docu	document of particular relevance; the claimed invention cannot be					
sneci	special reason (as specified) considered to involve an inventive step when the document is					
	document referring to an oral disclosure, use, exhibition or other combined with one or more other such documents, such					
"P" docu	incario					
than the priority date claimed						
Date of th	Date of the actual completion of the international search Date of mailing of the international search report					
07 December, 2000 (07.12.00) 19 December, 2000 (19.12.00)						
1		1				
ļ	Cd. ICA/	Authorized officer				
Name and	Name and mailing address of the ISA/ Japanese Patent Office Authorized officer					
Ja						
Facsimile	Facsimile No.					
1						